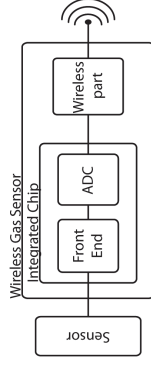


## Le projet Eurebus.

- *Thèse de Doctorat Paul-Antoine Boutet, cf Poster.*
- *Système autonome avec transmission sans fil.*
- *Design en technologie AMS 350nm CMOS.*
  - *Low power, low voltage.*



### Cahier des charges de l'OTA.

Gain	72 dB
Bandwidth	200 Hz
$C_{load}$	200 fF
SlewRate	5mV / $\mu$ s